

ES/SR - Comissão Permanente Licitações

De: ES/SR - Comissão Permanente Licitações
Enviado em: segunda-feira, 25 de novembro de 2024 13:16
Para: daniel_burigo@lta-rh.com.br
Assunto: ESCLARECIMENTOS AO PREGÃO ELETRÔNICO Nº 90007/2024 - MJS-ES

Prioridade: Alta

Prezado,

Segue resposta ao pedido de esclarecimento encaminhando pela área técnica.

At.te

Danilo V Mariani
CPL/SELOG/SR/PF/ES

De: ES/SR - Núcleo de Tecnologia da Informação <nti.sres@pf.gov.br>
Enviada em: segunda-feira, 25 de novembro de 2024 13:03
Para: ES/SR - Comissão Permanente Licitações <cpl.selog.sres@pf.gov.br>
Assunto: RE: ESCLARECIMENTOS AO PREGÃO ELETRÔNICO Nº 90007/2024 - MJS-ES
Prioridade: Alta

Prezados,

Seguem a seguir as respostas relativas aos respectivos pedidos de esclarecimento do Edital 90007/2024:

Esclarecimento 01: Entendemos que será aceito modelos de servidores chassis com 12 slots frontais de discos de 3.5 polegadas, desde que consigam entregar a capacidade de armazenamento solicitada de 120TB. Está correto nosso entendimento?

Resposta: Sim

Esclarecimento 02: Referente ao item "1.6.3. Cada processador com 8 núcleos, 16 threads, e memória cache de no mínimo 30 MB - L3", entendemos que poderá ser aceito processadores com cache de no mínimo 22.5MB. Está correto nosso entendimento?

Resposta: Sim

Esclarecimento 03: Para o item "5.6.11. O processador deverá ter índice SPEC CPU2017 Integer Rate Results (Baseline) auditado de no mínimo 262 para 2 processadores. Os índices SPEC CPU2017 Integer Rate Results (Baseline) utilizados como referência serão validados junto ao site da Internet <http://www.spec.org/> Standard Performance Evaluation Corporation. Não serão aceitas estimativas para modelos / famílias de processadores não auditados pelo SPEC, resultados obtidos com a utilização de servidores em cluster, bem como estimativas em resultados inferiores ao mínimo especificado". Considerando a especificação do processador com cache de 22,5MB, entendemos que será aceito processadores com valores do índice do SPEC CPU2017 Integer Rate Results (Baseline) de no mínimo de 175 para 2 processadores, auditado de acordo com a família de servidores pelo site <http://www.spec.org/>. Está correto nosso entendimento?

Resposta: Sim

Atenciosamente,



Célio Flores Siqueira Junior
Escrivão de Polícia Federal
Chefe do NTI/SR/PF/ES
Tel.: (27) 3041-8113

"Esta mensagem pode conter, incluindo seus anexos, informações confidenciais, de uso restrito e/ou legalmente protegidas. Sua divulgação, cópia ou arquivamento desautorizados é proibida e sujeita o infrator às penas da lei. Se você a recebeu por engano, nos comunique e em seguida elimine a mensagem de sua caixa de e-mails."

De: ES/SR - Comissão Permanente Licitações <cpl.selog.sres@pf.gov.br>
Enviado: segunda-feira, 25 de novembro de 2024 12:41
Para: ES/SR - Núcleo de Tecnologia da Informação <nti.sres@pf.gov.br>
Assunto: ENC: ESCLARECIMENTOS AO PREGÃO ELETRÔNICO Nº 90007/2024 - MJS-ES

Prezados,

Segue pedido de esclarecimento do Edital 90007/2024.

Para atendimento e retorno à CPL/SELOG/SR/PF/ES para publicação no prazo do Edital.

At.te

Danilo V Mariani

Pregoeiro

De: Daniel Burigo <daniel_burigo@lta-rh.com.br>
Enviada em: segunda-feira, 25 de novembro de 2024 11:59
Para: ES/SR - Comissão Permanente Licitações <cpl.selog.sres@pf.gov.br>
Assunto: ESCLARECIMENTOS AO PREGÃO ELETRÔNICO Nº 90007/2024 - MJS-ES

Geralmente, você não recebe emails de daniel_burigo@lta-rh.com.br. Saiba por que isso é importante

Ao

MINISTERIO DA JUSTIÇA E SEGURANÇA PUBLICA

A/C: SR. PREGOEIRO

Prezado Senhor:

Desejando participar desse certame e sendo item necessário à formulação da nossa Proposta, aguardamos a manifestação da MJS-ES, concernente ao pedido dos seguintes esclarecimentos:

Esclarecimento 01: Entendemos que será aceito modelos de servidores chassis com 12 slots frontais de discos de 3.5 polegadas, desde que consigam entregar a capacidade de armazenamento solicitada de 120TB. Está correto nosso entendimento?

Esclarecimento 02: Referente ao item "1.6.3. Cada processador com 8 núcleos, 16 threads, e memória cache de no mínimo 30 MB - L3", entendemos que poderá ser aceito processadores com cache de no mínimo 22.5MB. Está correto nosso entendimento?

Esclarecimento 03: Para o item "5.6.11. O processador deverá ter índice SPEC CPU2017 Integer Rate Results (Baseline) auditado de no mínimo 262 para 2 processadores. Os índices SPEC CPU2017 Integer Rate Results (Baseline) utilizados como referência serão validados junto ao site da Internet <http://www.spec.org/> Standard Performance Evaluation Corporation. Não serão aceitas estimativas para modelos / famílias de processadores não auditados pelo SPEC, resultados obtidos com a utilização de servidores em cluster, bem como estimativas em resultados inferiores ao mínimo especificado". Considerando a especificação do processador com cache de 22,5MB, entendemos que será aceito processadores com valores do índice do SPEC CPU2017 Integer Rate Results (Baseline) de no mínimo de 175 para 2 processadores, auditado de acordo com a família de servidores pelo site <http://www.spec.org/>. Está correto nosso entendimento?