



REPÚBLICA FEDERATIVA DO BRASIL
Ministério da Indústria, Comércio Exterior e Serviços
Instituto Nacional da Propriedade Industrial
Diretoria de Patentes, Programas de Computador e Topografias de Circuitos Integrados

Certificado de Registro de Topografia de Circuito Integrado

Processo nº: **00012-0**

O Instituto Nacional da Propriedade Industrial expede o presente certificado de registro de topografia de circuito integrado, válido por 10 anos a partir da data de 19/09/2011, em conformidade com o art. 35 da Lei 11.484, de 31 de maio de 2007.

Título: CONJUNTO UNIVERSAL DE PORTAS LÓGICAS PARA ALGEBRA MULTINÍVEL

Data da primeira exploração: não informada ou inexistente

Data de depósito: 19/09/2011

Titular(es): FUNDAÇÃO UNIVERSIDADE FEDERAL DE MATO GROSSO DO SUL, CNPJ: **.461.510/0001-**, Endereço: Av. Costa e Silva, s/n – Universitário – Campo Grande/MS – Brasil

Expedido em: 23/05/2017



Julio Cesar Castelo Branco Reis Moreira
Diretor de Patentes, Programas de Computador
e Topografias de Circuitos Integrados