



REPÚBLICA FEDERATIVA DO BRASIL
Ministério da Indústria, Comércio Exterior e Serviços
Instituto Nacional da Propriedade Industrial
Diretoria de Patentes, Programas de Computador e Topografias de Circuitos Integrados

Certificado de Registro de Topografia de Circuito Integrado

Processo nº: **00011-4**

O Instituto Nacional da Propriedade Industrial expede o presente certificado de registro de topografia de circuito integrado, válido por 10 anos a partir da data de 21/12/2009, em conformidade com o art. 35 da Lei 11.484, de 31 de maio de 2007.

Título: CHIP DO BOI

Data da primeira exploração: não informada ou inexistente

Data de depósito: 21/12/2009

Titular(es): MICROSISTEMAS S/A, CNPJ: **.677.633/0001-**, Endereço: Rua América Latina, 857 – CIC – Curitiba/PR – Brasil; SHIRA INVEST EMPREENDIMENTOS E PARTICIPAÇÕES S/S LTDA, CNPJ: **.737.592/0001-**, Endereço: Av. Getúlio Vargas, 3767 – Vila Isabel – Curitiba/PR – Brasil; INSTITUTO DE TECNOLOGIA PARA O DESENVOLVIMENTO – LACTEC, CNPJ: **.715.975/0001-**, Endereço: BR 116 – KM 98 – S/Nº – Jd. das Américas – Curitiba/PR – Brasil; UNIVERSIDADE TECNOLÓGICA FEDERAL DO PARANÁ – UTFPR, CNPJ: **.101.873/0008-**, Endereço: Av. Sete de Setembro, 3165 – Centro – Curitiba/PR – Brasil; SISTEMAS ELETRÔNICOS – SISTRONIC, CNPJ: **.762.945/0001-**, Endereço: Av. Afonso Camargo, 4601 – Capão da Imbuia – Curitiba/PR – Brasil

Expedido em: 04/07/2017



Julio Cesar Castelo Branco Reis Moreira
Diretor de Patentes, Programas de Computador
e Topografias de Circuitos Integrados