



REPÚBLICA FEDERATIVA DO BRASIL
Ministério da Indústria, Comércio Exterior e Serviços
Instituto Nacional da Propriedade Industrial
Diretoria de Patentes, Programas de Computador e Topografias de Circuitos Integrados

Certificado de Registro de Topografia de Circuito Integrado

Processo nº: **00010-3**

O Instituto Nacional da Propriedade Industrial expede o presente certificado de registro de topografia de circuito integrado, válido por 10 anos a partir da data de 27/09/2007, em conformidade com o art. 35 da Lei 11.484, de 31 de maio de 2007.

Título: WAVE-LAYOUT TRANSISTOR

Data da primeira exploração: não informada ou inexistente

Data de depósito: 27/09/2007

Titular(es): FUNDAÇÃO EDUCACIONAL INACIANA "PE. SABÓIA DE MEDEIROS", CNPJ: **.023.156/0001-**,
Nacionalidade: Brasileira, Domicílio: R. Vergueiro, 165 – Liberdade – São Paulo/SP – Brasil

Expedido em: 08/08/2017



Julio Cesar Castelo Branco Reis Moreira
Diretor de Patentes, Programas de Computador
e Topografias de Circuitos Integrados